

# Actualización de información de PowerEdge T550: hoja técnica

## Notas, precauciones y avisos

 **NOTA:** Una NOTA indica información importante que le ayuda a hacer un mejor uso de su producto.

 **PRECAUCIÓN:** Una PRECAUCIÓN indica la posibilidad de daños en el hardware o la pérdida de datos, y le explica cómo evitar el problema.

 **AVISO:** Un mensaje de AVISO indica el riesgo de daños materiales, lesiones corporales o incluso la muerte.

# Tabla de contenido

|   |           |
|---|-----------|
| <b>Capítulo 1: Visión general</b> .....                 | <b>4</b>  |
| Historial de revisiones.....                            | 4         |
| <b>Capítulo 2: Configuración mínima para POST</b> ..... | <b>5</b>  |
| <b>Capítulo 3: Seguridad del sistema</b> .....          | <b>6</b>  |
| <b>Capítulo 4: Especificaciones de PSU</b> .....        | <b>11</b> |

# Visión general

La información de este documento reemplaza la información en las secciones pertinentes del Manual de instalación y servicio, la Guía de referencia de BIOS y UEFI, y las Especificaciones técnicas.

Para obtener la información completa, consulte los documentos disponibles en <https://www.dell.com/poweredgemanuals>.

**Temas:**

- [Historial de revisiones](#)

## Historial de revisiones

En esta sección, se proporciona una descripción de los cambios del documento.

**Tabla 1. Historial de revisiones del documento**

| Revisión del documento | Fecha             | Descripción de cambios  |
|------------------------|-------------------|---|
| 1                      | Noviembre de 2022 | <ol style="list-style-type: none"><li>1. BIOS actualizado, seguridad del sistema, Intel(R) SGX</li><li>2. Se actualizaron las PSU</li><li>3. Configuración mínima actualizada para POST</li></ol> |

## Configuración mínima para POST

- Un procesador en el conector de procesador 1
- Un módulo de memoria (DIMM) en el conector A1
- Placa intercaladora de alimentación (PIB) y cables
- Una sola unidad de fuente de alimentación
- Tarjeta madre


## Seguridad del sistema

Para ver la pantalla **Seguridad del sistema**, encienda el sistema, presione F2 y haga clic en **Menú principal de configuración del sistema > BIOS del sistema > Seguridad del sistema**.


**Tabla 2. Detalles de Seguridad del sistema**

| Opción                             | Descripción   |
|------------------------------------|---|
| <b>AES-NI de la CPU</b>            | Mejora la velocidad de las aplicaciones mediante el cifrado y descifrado con el conjunto de instrucciones de estándar de cifrado avanzado (AES-NI). Esta opción está establecida en <b>Habilitada</b> de manera predeterminada. |
| <b>Contraseña del sistema</b>      | Permite establecer la contraseña del sistema. Esta opción está establecida en <b>Habilitada</b> de manera predeterminada y es de solo lectura si el puente de la contraseña no está instalado en el sistema.                    |
| <b>Contraseña de configuración</b> | Permite establecer la contraseña de configuración. Esta opción es de solo lectura si el puente de contraseña no está instalado en el sistema.   |
| <b>Estado de la contraseña</b>     | Bloquea la contraseña del sistema. Esta opción está establecida en <b>Desbloqueada</b> de manera predeterminada.  |
| <b>Información de TPM</b>          | Indica el tipo de Módulo de plataforma segura, si hay una presente.   |

**Tabla 3. Información de seguridad de TPM 1.2**

| Opción                               | Descripción   |
|--------------------------------------|---|
| <b>Información de TPM</b>            |   |
| <b>Seguridad de TPM</b>              | <p> <b>NOTA:</b> El menú TPM solo está disponible cuando el módulo TPM está instalado.</p> <p>Le permite controlar el modo de información del módulo de plataforma segura (TPM). De manera predeterminada, la opción <b>Seguridad de TPM</b> está establecida en <b>Desactivada</b>. Solo puede modificar los campos Estado del TPM y activación del TPM si el campo <b>Estado del TPM</b> está establecido en <b>Encendido con medidas previas al inicio</b> o <b>Encendido sin medidas previas al inicio</b>.</p> <p>Si el TPM 1.2 está instalado, la opción <b>Seguridad de TPM</b> está establecida en <b>Apagada, Encendida con medidas previas al arranque</b> o <b>Encendida sin medidas previas al arranque</b>.</p> |
| <b>Información de TPM</b>            | Muestra el estado operativo del TPM.  |
| <b>Firmware del TPM</b>              | Indica la versión de firmware del TPM.  |
| <b>Estado de TPM</b>                 | Especifica el estado del TPM.   |
| <b>Comando TPM</b>                   | Controla el Módulo de plataforma segura (TPM). Cuando se establece en <b>Ninguno</b> , no se envía ningún comando en el TPM. Si se establece en <b>Activado</b> , el TPM se habilitará y se activará. Si se establece en <b>Desactivado</b> , el TPM se deshabilitará y se desactivará. Cuando esta opción se establece en <b>Borrar</b> , se borra todo el contenido del TPM. Esta opción está establecida en <b>Ninguna</b> de manera predeterminada.   |
| <b>Configuración avanzada de TPM</b> | <b>Aprovisionamiento de omisión de PPI de TPM</b><br>Si se establece en <b>Habilitada</b> , permite que el sistema operativo omita las peticiones de la interfaz de presencia física (PPI) al emitir las operaciones de aprovisionamiento de interfaz de potencia y configuración avanzada de PPI (ACPI).   |
|                                      | <b>Borrado de omisión de PPI de TPM</b><br>Si se establece en <b>Habilitada</b> , permite que el sistema operativo omita las peticiones de la interfaz de presencia física (PPI) al emitir las operaciones claras de interfaz de potencia y configuración avanzada de PPI (ACPI).   |


**Tabla 4. Información de seguridad de TPM 2.0**

| Opción                               | Descripción  |
|--------------------------------------|--|
| <b>Información de TPM</b>            |  |
| <b>Seguridad de TPM</b>              | <p> <b>NOTA:</b> El menú TPM solo está disponible cuando el módulo TPM está instalado.</p> <p>Le permite controlar el modo de información del módulo de plataforma segura (TPM). De manera predeterminada, la opción <b>Seguridad de TPM</b> está establecida en <b>Desactivada</b>.</p> <p>Si el TPM 2.0 está instalado, la opción <b>Seguridad de TPM</b> se establece en <b>Activada</b> o <b>Desactivada</b>. De manera predeterminada, esta opción está establecida en <b>Desactivada</b>.</p> |
| <b>Información de TPM</b>            | Muestra el estado operativo del TPM.   |
| <b>Firmware del TPM</b>              | Indica la versión de firmware del TPM.   |
| <b>Jerarquía de TPM</b>              | <p>Habilita, deshabilita o borra las jerarquías de almacenamiento y aprobación. Si se configura en <b>Habilitado</b>, las jerarquías de aprobación y almacenamiento se pueden usar.</p> <p>Si se configura en <b>Deshabilitado</b>, las jerarquías de aprobación y almacenamiento no se pueden usar.</p> <p>Si se configura en <b>Borrar</b>, se borra cualquier valor de las jerarquías de aprobación y almacenamiento y, luego, se restablece la opción en <b>Habilitado</b>.</p>  |
| <b>Configuración avanzada de TPM</b> | <p><b>Aprovisionamiento de omisión de PPI de TPM</b></p> <p>Si se establece en <b>Habilitada</b>, permite que el sistema operativo omita las peticiones de la interfaz de presencia física (PPI) al emitir las operaciones de aprovisionamiento de interfaz de potencia y configuración avanzada de PPI (ACPI).</p>  |
|                                      | <p><b>Borrado de omisión de PPI de TPM</b></p> <p>Si se establece en <b>Habilitada</b>, permite que el sistema operativo omita las peticiones de la interfaz de presencia física (PPI) al emitir las operaciones claras de interfaz de potencia y configuración avanzada de PPI (ACPI).</p>  |
|                                      | <p><b>Selección de algoritmo TPM2</b></p> <p>Permite al usuario cambiar los algoritmos criptográficos en el Módulo de plataforma segura (TPM). Las opciones disponibles dependen del firmware del TPM.</p> <p>Para activar la Selección de algoritmo de TPM2, la tecnología Intel(R) TXT debe estar desactivada.</p> <p>La opción Selección de algoritmos de TPM2 es compatible con SHA1, SHA128, SHA256, SHA512 y SM3 mediante la detección del módulo TPM. Esta opción está establecida en <b>SHA1</b> de manera predeterminada.</p>   |

**Tabla 5. Detalles de Seguridad del sistema (continuación)**

| Opción                    | Descripción  |
|---------------------------|--|
| <b>Intel(R) TXT</b>       | Permite establecer la opción Tecnología de ejecución de confianza (TXT) de Intel. Para habilitar la opción <b>Intel TXT</b> , la tecnología de virtualización y la seguridad del TPM deben estar activadas con medidas previas al arranque para TPM 1.2 o configuradas en <b>Activado</b> con algoritmo SHA256 para TPM 2.0. De manera predeterminada, esta opción está establecida en <b>Desactivada</b> . Se estableció en <b>On (Activado)</b> para la compatibilidad con el inicio seguro (protección de firmware) en Windows 2022.  |
| <b>Cifrado de memoria</b> | Habilita o inhabilita Intel Total Memory Encryption (TME) y Multi-Tenant (Intel® TME-MT). Cuando la opción está establecida en <b>Deshabilitada</b> , el BIOS desactiva las tecnologías TME y MK-TME. Cuando la opción está establecida en <b>Single Key (Clave única)</b> , el BIOS activa la tecnología TME. Cuando la opción está establecida en <b>Varias claves</b> , el BIOS habilita la tecnología TME-MT, la opción Límite de dirección física de la CPU debe estar deshabilitada para seleccionar la opción Varias claves. De manera predeterminada, esta opción está establecida en <b>Deshabilitada</b> . |
| <b>Intel(R) SGX</b>       | Permite establecer la opción de Intel Software Guard Extension (SGX). Para habilitar la opción <b>Intel SGX</b> , el procesador debe ser compatible con SGX, la ocupación de la memoria debe   |

**Tabla 5. Detalles de Seguridad del sistema (continuación)**

| Opción  | Descripción  |
|---|--|
|   | ser compatible (8 módulos idénticos de DIMM1 a DIMM8 por conector de CPU como mínimo, no admitida en la configuración de la memoria persistente), el modo de funcionamiento de la memoria debe estar configurado en Modo optimizador, el cifrado de la memoria debe estar habilitado y el intercalado de nodos debe estar inhabilitado. Esta opción está establecida en <b>Apagada</b> de manera predeterminada. Cuando esta opción está <b>Desactivada</b> , el BIOS desactiva la tecnología SGX. Cuando esta opción está <b>Activada</b> , el BIOS activa la tecnología SGX. |
| <b>Acceso dentro de banda de información de paquete de SGX</b>            | Le permite acceder a la opción dentro de banda de información del paquete de Intel Software Guard Extension (SGX). Esta opción está establecida en <b>Apagada</b> de manera predeterminada.  |
| <b>Tamaño de PPMRR</b>  | Establece el tamaño de PPMRR.  |
| <b>QoS de SGX</b>   | Activa o desactiva la calidad de servicio de SGX.  |
| <b>Seleccionar el tipo de entrada de EPOCH del propietario</b>            | Le permite seleccionar <b>Cambiar a EPOCH de nuevo propietario aleatorio</b> o <b>EPOCH de propietario definido por el usuario manual</b> . Cada EPOCH tiene 64 bits. Una vez que se genera un nuevo EPOCH mediante la selección de <b>Cambiar a EPOCH de nuevo propietario aleatorio</b> , la opción regresa a <b>EPOCH de propietario definido por el usuario manual</b> .   |
|   | <b>Epoch n de Software Guard Extensions:</b> establece los valores de Epoch de Software Guard Extensions.  |
| <b>Activar escritura en SGXLEPUBKEYHASH[3:0] desde SO/SW</b>              | Activa o desactiva las operaciones de escritura en SGXLEPUBKEYHASH[3:0] desde SO/SW.   |
|   | <b>Hash0 de clave pública LE de SGX:</b> establece los bytes de 0-7 para iniciar el hash de clave pública de enclave de lanzamiento en SGX.  |
|   | <b>Hash1 de clave pública LE de SGX:</b> establece los bytes de 8-15 para iniciar el hash de clave pública de enclave de lanzamiento en SGX.   |
|   | <b>Hash2 de clave pública LE de SGX:</b> establece los bytes de 16-23 para iniciar el hash de clave pública de enclave de lanzamiento en SGX.  |
|   | <b>Hash3 de clave pública LE de SGX:</b> establece los bytes de 24-31 para iniciar el hash de clave pública de enclave de lanzamiento en SGX.  |
| <b>Activar/desactivar el agente de registro de MP automático para SGX</b> | Permite desactivar el registro de MP automático para SGX. El agente de registro de MP está encargado de registrar la plataforma.   |
| <b>Restablecimiento de fábrica de SGX</b>                                 | Le permite restablecer la opción de SGX a la configuración de fábrica. Esta opción está establecida en <b>Apagada</b> de manera predeterminada.  |
| <b>Botón de encendido</b>   | Permite activar y desactivar el botón de encendido de la parte frontal del sistema. Esta opción está establecida en <b>Activada</b> de manera predeterminada.  |
| <b>AC Power Recovery</b>  | Permite establecer la reacción del sistema después de que se restablece la alimentación de CA. De manera predeterminada, esta opción está establecida en <b>Último</b> .<br> <b>NOTA:</b> El sistema host no se encenderá hasta que se complete la raíz de confianza (RoT) de iDRAC. El encendido del host se demorará durante 90 segundos como mínimo después de que se aplique la CA.   |
| <b>Demora de recuperación de alimentación de CA</b>                       | Permite establecer la demora para que el sistema se encienda después de restaurar la alimentación de CA al sistema. Esta opción está establecida en <b>Inmediata</b> de manera predeterminada. Si esta opción se establece en <b>Inmediata</b> , no hay demoras en el encendido. Si se establece en <b>Aleatoria</b> , el sistema creará una demora aleatoria para el encendido. Cuando esta opción se establece en <b>Definida por el usuario</b> , el tiempo de demora del sistema para encenderse es el manual.   |
| <b>Demora definida por el usuario (60 s a 600 s)</b>                      | Establece la opción <b>Demora definida por el usuario</b> cuando está seleccionada la opción <b>Definido por el usuario</b> para <b>Demora de recuperación de alimentación de CA</b> . El tiempo de recuperación real de CA debe agregar el tiempo de confianza de raíz de iDRAC (alrededor de 50 segundos).   |
| <b>Acceso a variables de UEFI</b>   | Proporciona diversos grados de variables UEFI de garantía. Cuando se establece en <b>Estándar</b> (valor predeterminado), las variables de UEFI son accesibles en el sistema operativo por la  |



**Tabla 5. Detalles de Seguridad del sistema (continuación)**

| Opción   | Descripción  |          |               |                    |  |                          |   |                      |   |
|--|--|----------|---------------|--------------------|--|--------------------------|---|----------------------|---|
|  | especificación UEFI. Cuando se establece en <b>Controlado</b> , las variables de UEFI seleccionadas están protegidas en el entorno y las nuevas entradas de arranque de UEFI se ven obligadas a estar en el extremo de la orden de arranque actual.  |          |               |                    |  |                          |   |                      |   |
| <b>Interfaz de facilidad de administración dentro de banda</b>     | Si se establece en <b>Desactivado</b> , el ajuste oculta los dispositivos HECI del motor de administración (ME) y los dispositivos de IPMI del sistema operativo. Esto evita que el sistema operativo a la de cambiar el límite de alimentación ME configuración, y bloquea el acceso a todos los dentro de banda las herramientas de administración. Toda la administración debe ser administrada a través de fuera de banda. Esta opción está establecida en <b>Habilitada</b> de manera predeterminada.<br><b>NOTA:</b> Actualización del BIOS requiere dispositivos HECI en funcionamiento y las actualizaciones de DUP requieren una interfaz de IPMI en funcionamiento. Este valor se debe establecer en Activado para evitar errores de actualización.  |          |               |                    |  |                          |   |                      |   |
| <b>Migración de seguridad de SMM</b>                               | Activa o desactiva las protecciones de migración de seguridad de SMM para UEFI. Está habilitada para la compatibilidad con Windows 2022.   |          |               |                    |  |                          |   |                      |   |
| <b>Arranque seguro</b>   | Habilita Arranque seguro, donde el BIOS autentica cada imagen de arranque previo usando los certificados de la política de arranque seguro. El arranque seguro está establecido en <b>Estándar</b> de manera predeterminada.   |          |               |                    |  |                          |   |                      |   |
| <b>Política de arranque seguro</b>                                 | Cuando la política de arranque seguro está establecida en <b>Estándar</b> , el BIOS utiliza las claves y los certificados del fabricante del sistema para autenticar las imágenes previas al arranque. Cuando la política de arranque seguro está establecida en <b>Personalizada</b> , el BIOS utiliza las claves y los certificados definidos por el usuario. La política de arranque seguro está establecida en <b>Estándar</b> de manera predeterminada.   |          |               |                    |  |                          |   |                      |   |
| <b>Modo de arranque seguro</b>                                     | Configura la manera en que el BIOS utiliza la política de inicio seguro objetos (PK, KEK, db, dbx).<br>Si el modo actual se establece en <b>Modo aplicado</b> , las opciones disponibles son <b>Modo de usuario</b> y <b>Modo aplicado</b> . Si el modo actual se establece en <b>modo de usuario</b> , las opciones disponibles son <b>Modo de usuario</b> , <b>modalidad de auditoría</b> y <b>modo aplicado</b> .<br><b>Tabla 6. Modo de arranque seguro</b>  |          |               |                    |  |                          |   |                      |   |
|  | <table border="1"> <thead> <tr> <th>Opciones</th> <th>Descripciones</th> </tr> </thead> <tbody> <tr> <td><b>Modo de uso</b></td> <td>En <b>Modo de usuario</b>, la PK debe estar instalada y el BIOS realiza una verificación de firma en intentos programáticos de actualizar los objetos de política.<br/>El BIOS permite transiciones programadas no autenticadas entre los modos.</td> </tr> <tr> <td><b>Modo de auditoría</b></td> <td>En <b>Modo de auditoría</b>, la PK no está presente. El BIOS no autentica actualizaciones programáticas a los objetos de política y transiciones entre modos. El BIOS verifica la firma en las imágenes previas al arranque y registra los resultados en la tabla de información de ejecución de imagen, pero ejecuta las imágenes pasen o no la verificación.<br/>El <b>Modo de auditoría</b> es útil para determinar, mediante programación, un conjunto que funcione de objetos de política.</td> </tr> <tr> <td><b>Modo aplicado</b></td> <td>El <b>Modo aplicado</b> es el modo más seguro. En <b>Modo aplicado</b>, la PK debe estar instalada y el BIOS realiza una verificación de firma en intentos programáticos de actualizar los objetos de política.<br/>Impide que el modo aplicado mediante programación transiciones de modo.</td> </tr> </tbody> </table> | Opciones | Descripciones | <b>Modo de uso</b> | En <b>Modo de usuario</b> , la PK debe estar instalada y el BIOS realiza una verificación de firma en intentos programáticos de actualizar los objetos de política.<br>El BIOS permite transiciones programadas no autenticadas entre los modos. | <b>Modo de auditoría</b> | En <b>Modo de auditoría</b> , la PK no está presente. El BIOS no autentica actualizaciones programáticas a los objetos de política y transiciones entre modos. El BIOS verifica la firma en las imágenes previas al arranque y registra los resultados en la tabla de información de ejecución de imagen, pero ejecuta las imágenes pasen o no la verificación.<br>El <b>Modo de auditoría</b> es útil para determinar, mediante programación, un conjunto que funcione de objetos de política. | <b>Modo aplicado</b> | El <b>Modo aplicado</b> es el modo más seguro. En <b>Modo aplicado</b> , la PK debe estar instalada y el BIOS realiza una verificación de firma en intentos programáticos de actualizar los objetos de política.<br>Impide que el modo aplicado mediante programación transiciones de modo. |
| Opciones   | Descripciones  |          |               |                    |  |                          |   |                      |   |
| <b>Modo de uso</b>   | En <b>Modo de usuario</b> , la PK debe estar instalada y el BIOS realiza una verificación de firma en intentos programáticos de actualizar los objetos de política.<br>El BIOS permite transiciones programadas no autenticadas entre los modos.   |          |               |                    |  |                          |   |                      |   |
| <b>Modo de auditoría</b>   | En <b>Modo de auditoría</b> , la PK no está presente. El BIOS no autentica actualizaciones programáticas a los objetos de política y transiciones entre modos. El BIOS verifica la firma en las imágenes previas al arranque y registra los resultados en la tabla de información de ejecución de imagen, pero ejecuta las imágenes pasen o no la verificación.<br>El <b>Modo de auditoría</b> es útil para determinar, mediante programación, un conjunto que funcione de objetos de política.  |          |               |                    |  |                          |   |                      |   |
| <b>Modo aplicado</b>   | El <b>Modo aplicado</b> es el modo más seguro. En <b>Modo aplicado</b> , la PK debe estar instalada y el BIOS realiza una verificación de firma en intentos programáticos de actualizar los objetos de política.<br>Impide que el modo aplicado mediante programación transiciones de modo.  |          |               |                    |  |                          |   |                      |   |
| <b>Resumen de política de arranque seguro</b>                      | Muestra la lista de certificados y hashes que el inicio seguro utiliza para autenticar las imágenes.   |          |               |                    |  |                          |   |                      |   |
| <b>Configuración de la política personalizada de inicio seguro</b> | Configura la Política personalizada de inicio seguro. Para habilitar esta opción, establezca la política de arranque seguro en la opción <b>Personalizada</b> . En la siguiente lista, se proporcionan   |          |               |                    |  |                          |   |                      |   |

**Tabla 5. Detalles de Seguridad del sistema (continuación)**

| Opción | Descripción   |
|--------|---|
|        | <p>las descripciones de las diferentes configuraciones de política personalizada de arranque seguro disponibles:</p> <ul style="list-style-type: none"> <li>● <b>Clave de plataforma (PK):</b> importe, exporte, elimine o restaure la clave de la plataforma (PK)</li> <li>● <b>Base de datos de clave de intercambio de claves (KEK):</b> importe, exporte, elimine o restaure entradas en la base de datos de clave de intercambio de claves (KEK)</li> <li>● <b>Base de datos de firma autorizada (db):</b> importe, exporte, elimine o restaure las entradas en la base de datos de firma autorizada (db)</li> <li>● <b>Base de datos de firma prohibida (dbx):</b> importe, exporte, elimine o restaure las entradas en la base de datos de firma prohibida (dbx)</li> <li>● <b>Eliminar todas las entradas de políticas (PK, KEK, db, y dbx):</b> restaure las entradas predeterminadas del fabricante del sistema para la base de datos PK, KEK, db y dbx. Se eliminarán todas las entradas importadas.</li> <li>● <b>Exportar valores hash de firmware:</b> exporte valores para imágenes de firmware de otros fabricantes, como el firmware de la controladora de red y el firmware de la controladora de almacenamiento             <ul style="list-style-type: none"> <li>○ <b>Seleccionar imagen de firmware:</b> esta es una lista de imágenes de firmware de otros fabricantes que el sistema intentó cargar en este arranque. Elija una imagen y, a continuación, seleccione "Exportar" para escribir el valor de hash SHA-256 de la imagen en un archivo</li> <li>○ <b>Exportar entrada seleccionada:</b> escriba la entrada de la base de datos seleccionada en un archivo</li> </ul> </li> </ul> |

# Especificaciones de PSU


El sistema PowerEdge T550 es compatible con hasta dos fuentes de alimentación (PSU) de CA.

**Tabla 7. Especificaciones de PSU**

| PSU                   | Clase    | Disipación de calor (máxima) | Frecuencia | Voltaje                      | CA                        |                           | CC     | Corriente   |
|-----------------------|----------|------------------------------|------------|------------------------------|---------------------------|---------------------------|--------|-------------|
|                       |          |                              |            |                              | Línea alta de 200 a 240 V | Línea baja de 100 a 120 V |        |             |
| 600 W con modo mixto  | Platinum | 2250 BTU/h                   | 50/60 Hz   | 100 a 240 V, autoajustable   | 600 W                     | 600 W                     | N/A    | 7,1 a 3,6 A |
|                       | N/A      | 2250 BTU/h                   | N/A        | 240 V CC                     | N/A                       | N/A                       | 600 W  | 2,9 A       |
| 800 W con modo mixto  | Platinum | 3000 BTU/h                   | 50/60 Hz   | 100 a 240 V, autoajustable   | 800 W                     | 800 W                     | N/A    | 9,2 a 4,7 A |
|                       | N/A      | 3000 BTU/h                   | N/A        | 240 V CC                     | N/A                       | N/A                       | 800 W  | 3,8 A       |
| CC de 1100 W          | N/A      | 4265 BTU/h                   | N/A        | De -48 V de CC a -60 V de CC | N/A                       | N/A                       | 1100 W | 27 A        |
| 1100 W con modo mixto | Titanium | 4125 BTU/h                   | 50/60 Hz   | 100 a 240 V                  | 1100 W                    | 1050 W                    | N/A    | 12 a 6,3 A  |
|                       | N/A      | 4125 BTU/h                   | N/A        | 240 V CC                     | N/A                       | N/A                       | 1100 W | 5,2 A       |
| 1400 W con modo mixto | Platinum | 5250 BTU/h                   | 50/60 Hz   | 100 a 240 V                  | 1400 W                    | 1050 W                    | N/A    | 12 a 8 A    |
|                       | N/A      | 5250 BTU/h                   | N/A        | 240 V CC                     | N/A                       | N/A                       | 1400 W | 6,6 A       |
| 2400 W con modo mixto | Platinum | 9000 BTU/h                   | 50/60 Hz   | 100 a 240 V                  | 2400 W                    | 1400 W                    | N/A    | 16 a 13,5 A |
|                       | N/A      | 9000 BTU/h                   | N/A        | 240 V CC                     | N/A                       | N/A                       | 2400 W | 11,2 A      |
| 700 W con modo mixto  | Titanium | 2625 BTU/h                   | 50/60 Hz   | 200-240 V CA                 | 700 W                     | NA                        | NA     | 4,1 A       |
|                       | NA       | 2625 BTU/h                   | NA         | 240 V CC                     | NA                        | NA                        | 700 W  | 3,4 A       |
| 1800 W con modo mixto | Titanium | 6000 BTU/h                   | 50/60 Hz   | 200-240 V CA                 | 1800 W                    | NA                        | NA     | 10 A        |
|                       | NA       | 6000 BTU/h                   | NA         | 240 V CC                     | NA                        | NA                        | 1800 W | 8,2 A       |

**NOTA:** Este sistema también ha sido diseñado para la conexión a sistemas de alimentación de TI con un voltaje entre fases no superior a 240 V.

**NOTA:** La disipación de calor se calcula mediante la potencia en vatios del sistema de alimentación.

 **NOTA:** Cuando seleccione o actualice la configuración del sistema, para garantizar un consumo de energía óptimo, verifique el consumo de energía del sistema con Enterprise Infrastructure Planning Tool, disponible en [Dell.com/calc](https://Dell.com/calc).